59 D 111 (59 D 101) (59 F 0)

特 許 公 報

特許出願公告 昭42-21407 公告 昭42.10.23 (全2頁)

巻線抵抗器の製造法

特 願 昭 39-41561 出 顧 日 昭 39.7.17

発 明 者 久保正一

門真市大字門真1006松下電器

産業株式会社内

出 顧 人 松下電器產業株式会社

門真市大字門真1006

代 丧 者 松下正治

代 理 人 弁理士 吉崎悦治 外1名

図面の簡単な説明

第1図は本発明の製造法における一工程の要部 斜視図、第2図は従来の巻線抵抗器における斜視 図である。

発明の詳細な説明

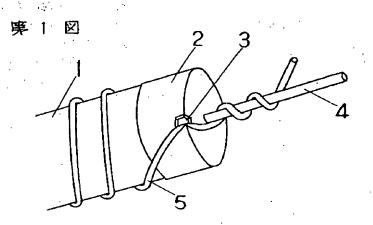
一般に使用されている巻線抵抗器は第2図に示すように絶縁基板6の阿端に嵌合したキャップ7にそれぞれ舌片8を形成し、この舌片8に抵抗線9の両端を巻きつけ半田付けするよう構成されている。しかしながら、このようにキャップ7に舌片8を形成し、ここに抵抗線9の阿端を接続するものでは、その製造がきわめて面倒であり、抵抗線9の巻回時に抵抗線9と舌片8間がはずれることもあり、また舌片8をもつ部分だけ抵抗線8を巻回することができず抵抗器の小型化にも種々支障をきたすものであつた。

本発明は以上のような従来の欠点を除去するものであり、抵抗線の先端をあらかじめキャップに接続されたリード線に巻回し、これをキャップの 角部に形成した凹部を通して絶縁基板の外周に巻回できるように構成したものである。

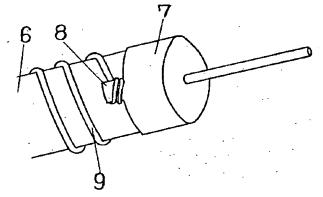
特許請求の範囲

1 抵抗線の先端をあらかじめキャップに接続されたリード線に巻回し、これをキャップの角部に形成した凹部を通して絶縁基体外周に巻回し、抵抗線のキャップに接する部分を上記キャップに半田付けまたは溶接するとともにその抵抗線の半田付けまたは溶接部分よりリード線に至る部分を切断除去することを特徴とする巻線抵抗器の製造法。

8 6







Concise Explanation of JP 42-21407 (patent publication) Published on 1967.10.23

A method of fabricating a winding resistor. A dielectric substrate 1 is provided on its opposite end with caps 2 carrying a lead wire 4. A resistive wire 5 wound around the lead wire 4 extends through recess 3 formed in each of the caps 2 to be wound around the substrate 1. The resistive wire 5 is welded to the cap 5, after which it is cut apart from a portion wound on the lead wire.